

泰山高中 114 學年第 2 學期教學計畫				教科書名	微處理機						
				出版書局	弘文						
班 別	科 目		編寫進度教師		共同科目教師簽名						
電子科	微處理機		歐曉秋		歐曉秋						
週	起	迄	頁碼		單元名稱	講授重點	補充教材	講授方法	教員	作業	進度
			起	迄							
1	01/21	01/23			1-1 微處理機之發展與應用 1-2 微處理機的結構						
2	02/16	02/20			1-3 指令之提取、解碼及執行 1-4 微處理機效能評估						
3	02/23	02/27			2-1 微處理機系統組成架構 2-2 微處理機運作原理(2-2-1)						
4	03/02	03/06			2-2 微處理機運作原理(2-2-2~2-2-3) 2-3 記憶體裝置						
5	03/09	03/13			2-4 位址解碼與擴展						
6	03/16	03/20			2-5 輸出入裝置						
7	03/23	03/27			段考						
8	03/30	04/03			3-1 指令與程式 3-2 定址模式 3-3 指令集						
9	04/06	04/10			3-4 高階語言與低階語言之轉換 3-5 微處理機軟體處理程序						
10	04/13	04/17			4-1 資料輸入/輸出方法 4-2 資料串列傳輸原理及標準介面 4-3 通用序列表流排介面原理(4-3-1~4-3-2)						
11	04/20	04/24			4-3 通用序列表流排介面原理(4-3-3~4-3-5) 4-4 資料並列傳輸原理 4-5 並列顯示介面晶片						
12	04/27	05/01			5-1 中斷的認識 5-2 中斷控制原理及優先次序 5-3 中斷式資料傳輸原理						
13	05/04	05/08			5-4 常用中斷控制器晶片						
14	05/11	05/15			段考						
15	05/18	05/22			6-1 記憶體概述 6-2 半導體記憶體資料存取之基本原理 (6-2-1~6-2-2)						
16	05/25	05/29			6-2 半導體記憶體資料存取之基本原理(6-2-3) 6-3 高容量資料儲存裝置資料存取之基本原理						
17	06/01	06/05			6-4 快取記憶體 6-5 DMA 基本原理 6-6 DMA 控制晶片介紹						
18	06/08	06/12			7-1 平行處理概述 7-2 多核心微處理機架構 7-3 多核心微處理機應用實例						
19	06/15	06/19			8-1 微電腦系統架構 8-2 嵌入式系統概述 8-3 微電腦系統應用						
20	06/22	06/26			段考						
21	06/29	06/30									

1. 擔任編寫進度之老師於各該科教學研究會開會後一週內將本表填妥並會同科目所有教師簽名後送交教學組，謝謝。  
2. 同一科目同一年級請各任課老師於教學研究會時協商統一進度。 3. 敬請各科任課老師務必按預定進度逐週教學俾便命題。